

LAP-B(702000R)多阶触发 — 撷取串行讯号中难以捕捉的问题

702000R

High Speed / Long depth / Multichannel Measurement All by One Set



多阶触发，简而言之就是多个单阶触发所组合而成的

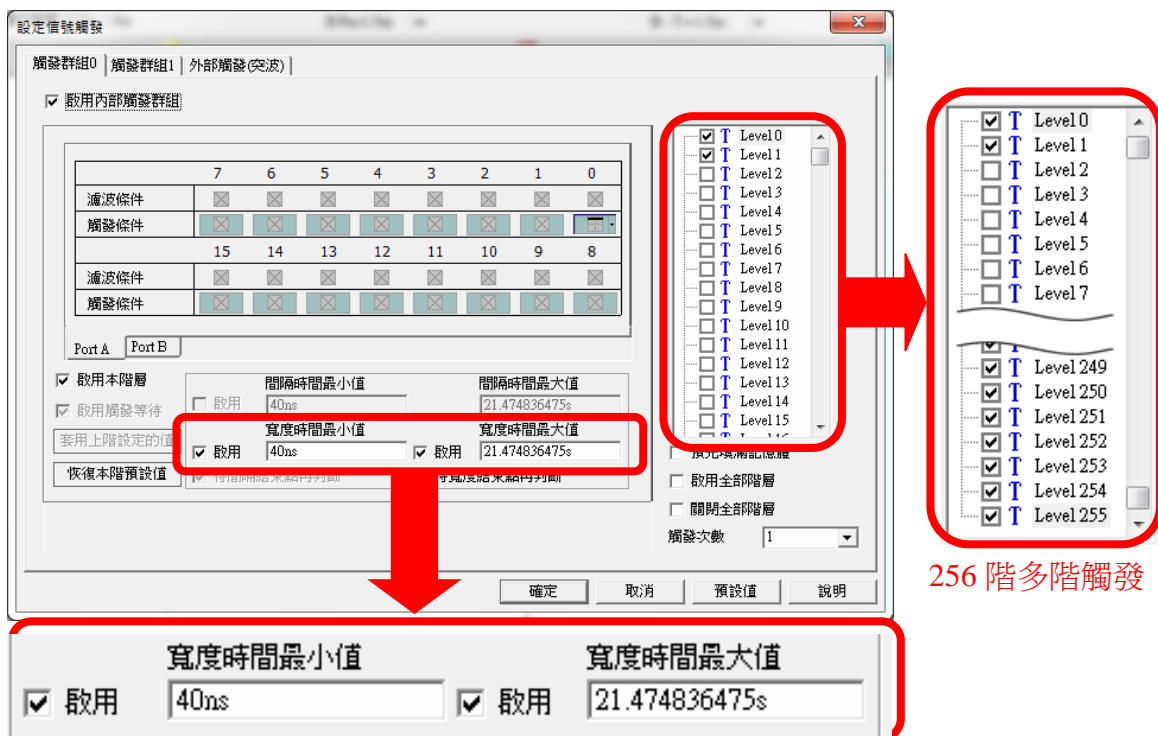
一种功能。而触发阶层越多代表可设置的触发条件越严谨，能够设置越多种事件状态来撷取指定波形讯号。



硬件功能大跃进：多阶触发 256 阶

LAP-B(702000R)多阶触发拥有 256 阶，在每一阶层触发设定中除可设置高/低准位、上升/下降缘之外，还可以针对脉波宽度(Pulse Width)来进行触发设定。

搭配 256 阶触发能力，能够捕捉绝大多数讯号问题。 无论是项目研发、产品除错，甚至是加工产在线的好帮手。



The screenshot shows the '設定信號觸發' (Signal Trigger Settings) window. It features a table for configuring trigger conditions across 16 channels (0-15) for Port A and Port B. The '脈波寬度觸發' (Pulse Width Trigger) section is highlighted with a red box, showing settings for '啟用' (Enabled), '寬度時間最小值' (Pulse Width Minimum: 40ns), and '寬度時間最大值' (Pulse Width Maximum: 21.474836475s). A list of 256 trigger levels (Level 0 to Level 255) is shown on the right, with a red box highlighting the levels from 0 to 7 and a red arrow pointing to a zoomed-in view of levels 0 to 255. The zoomed-in view shows that all levels are checked for triggering.

256 階多階觸發

脈波寬度觸發



实时撷取串行讯号封包：串行总线硬件触发

如上一段所述，LAP-B(702000R)所拥有的多阶触发能力，其实可衍生出不同的应用。如串行总线硬件触发便是一个很好的应用。

串行总线硬件触发，可在第一时间判断总线封包内容是否满足触发条件，实时且准确撷取特定串行讯号封包。图形化设定接口更提供简便的操作给使用者。目前支持项目为I2C、SPI、UART、CAN BUS及SVID（持续增加中）。



例：
設定 I2C 匯流排中以
Address=0x00、Write 並加上
Data=01、02、03、04、05

※了解详细的规格：[<请点击我>](#) ※