

## USB 2.0 协议分析模组



孕龍科技股份有限公司  
ZEROPLUS TECHNOLOGY CO., LTD.

23585新北市中和區建八路123號2樓  
2F., No.123, Jian 8th Rd., Zhonghe Dist.,  
New Taipei City 23585, Taiwan  
Tel: +886-2-6620-2225 Fax: +886-2-2223-4362  
Service Mail: service@zeroplus.com.tw

上海市浦东新区张江晨晖路825弄8号101室  
电话: +86-21-50155235-6 传真: +86-21-50155235 #607  
深圳市宝安82区新湖路华美居商务中心A区C座605室  
电话: +86-755-29556305-6 传真: +86-755-29556306 #613

www.zeroplus.com.tw

20131107

Copyright © ZEROPLUS TECHNOLOGY CO., LTD. All Rights Reserved.



### 套件内容

- USB2.0 Protocol Analyzer Module \* 1
- 转接板 \* 1
- USB 线 \* 1
- 使用说明书 \* 1

"USB2.0 解码软件" 请至下列网址取得:

[http://www.zeroplus.com.tw/logic-analyzer\\_cn/products.php?pdn=7&product\\_id=381](http://www.zeroplus.com.tw/logic-analyzer_cn/products.php?pdn=7&product_id=381)

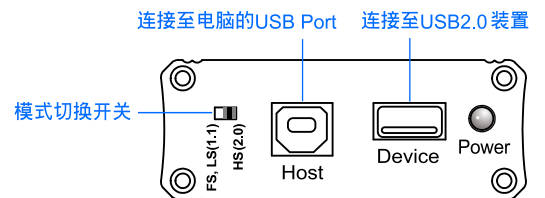
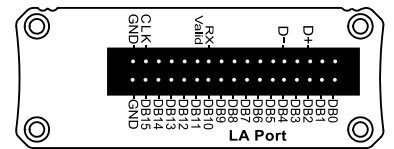
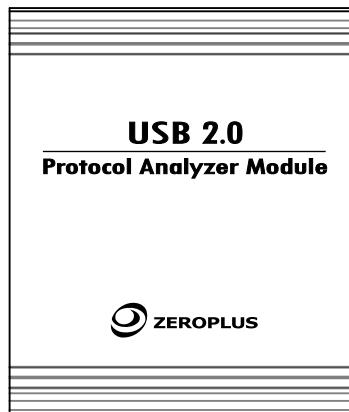
或 至孕龙官网

[http://www.zeroplus.com.tw/logic-analyzer\\_cn](http://www.zeroplus.com.tw/logic-analyzer_cn)

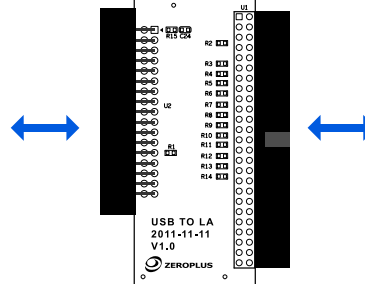
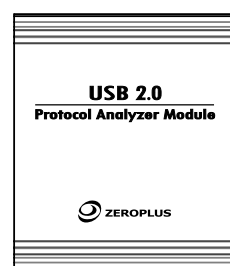
点选路径 -> 产品介绍 / 总线协定分析 / 电脑周边 / **USB 2.0**

### 外观说明

7.5(L) X 6.8(W) X 2.9(H) cm, 110g



### 连接示意图



USB2.0 Protocol Analyzer Module

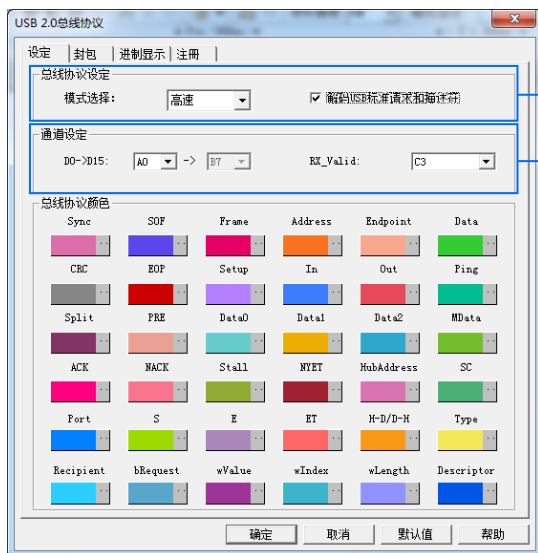
转接板

孕龙逻辑分析仪

连接脚位对照表			
排线脚位	逻辑分析仪	排线脚位	逻辑分析仪
DB0	A0	DB11	B3
DB1	A1	DB12	B4
DB2	A2	DB13	B5
DB3	A3	DB14	B6
DB4	A4	DB15	B7
DB5	A5	CLK	CLK
DB6	A6	D+	C0
DB7	A7	D-	C1
DB8	B0	RX-Valid	C3
DB9	B1	GND	GND
DB10	B2	GND	GND

## USB 2.0 模组设定视窗

步骤1. 通道设定：归纳信号线为总线，至总线属性作参数配置。



步骤2. 参数配置设定

模式选择: 高速

通道设定:  
点选RX\_Valid下拉选单,  
选择C3通道。

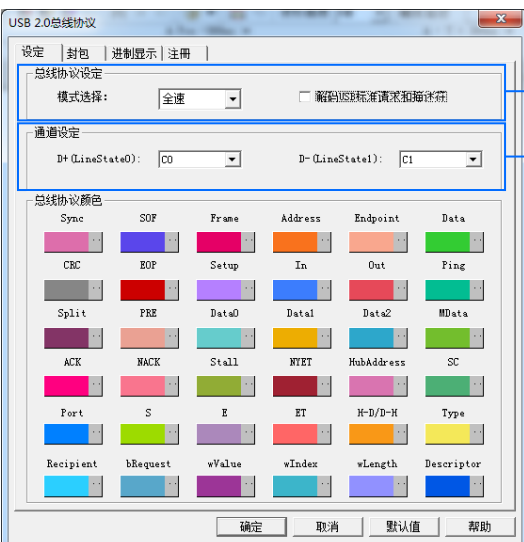
步骤3. 取样设定

外部采样信号的采样率设定为  
30MHz，设定完成。



## USB 1.1 (1.0) 模组设定视窗

步骤1. 通道设定：归纳信号线为总线，至总线属性作参数配置。



步骤2. 参数配置设定

模式选择: 全速

通道设定:  
点选D+(Line State0)下拉式选单,  
选择C0通道。  
点选D-(Line State1)下拉式选单,  
选择C1通道。

步骤3. 取样设定

内部采样信号的采样率设定为  
50MHz，设定完成。

