



回收舊愛

FUN 享新歡

邏輯分析儀舊機換購方案



Logic Cube

PC-BASED LOGIC ANALYZER LAP-C (322000)



換購
優惠

售價 ~~58,000~~ 元

702000X

PC-BASED LOGIC ANALYZER LAP-B SERIES



換購
優惠

售價 ~~118,000~~ 元

示波器堆疊、外部觸發、多樣化分析功能、SDK自主開發工具

活動時間：即日起 ~ 102 / 12 / 31

活動內容：不限品牌，持任一款邏輯分析儀舊機至孕龍科技即可享超優惠價格換購新機。

LAP-B取樣通道單機最多達 64 通道、LAP-C最多可堆疊4部儀器高達124可量測通道！

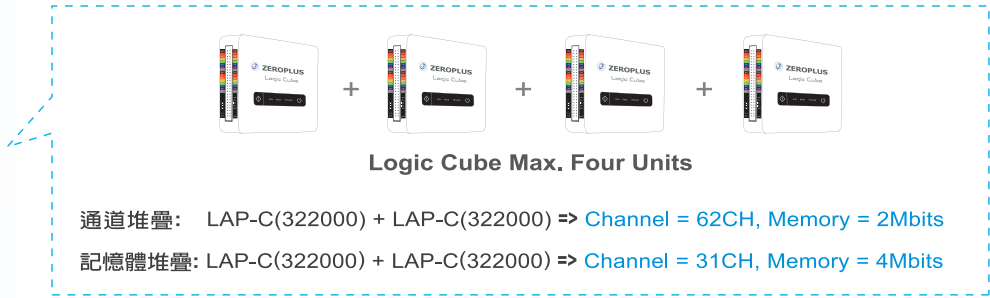
取樣頻率最高達 1 GHz 性能，每通道記憶深度專利技術硬體壓縮後最高可達 512 Mbits (256 倍)、以及 2 Mbits * 4G 倍！

注意事項：1. 本公司保留是否接受換購物品的最終認定權。

2. 每台舊機僅限折抵一次，每台新機也僅能以一台舊機折抵一次，不得重複，換購後舊機即由孕龍科技收回。

優惠期有限，勿失良機；欲知回收計畫更多詳情，歡迎向業務專員查詢。

LAP-C(322000) 最多可堆疊四台，擴充量測通道和記憶體深度



產品型號		LAP-C(322000)	LAP-B(702000X)		
通道模式			70CH 模式	32CH 模式	16CH 模式
支援系統		Windows 2000 / XP / Vista / Win 7			
傳輸介面		USB2.0 (1.1)			
取樣頻率	內部(時序)(非同步)	100 Hz ~ 200 MHz	100Hz~333MHz*	100MHz~500MHz	200MHz~1GHz
	外部(狀態)(同步)	100 MHz	Max 150MHz	N/A	N/A
待測信號	頻寬	75 MHz	200MHz		
	觸發電壓範圍	-6V ~ +6V			
	觸發電壓解析度	±0.1 V			
記憶體	記憶體容量	64 Mbits	140Mbits		
	每通道記憶體深度	2 Mbits	2Mbits	4Mbits	8Mbits
觸發	觸發方式	Pattern / Edge	Pattern / Edge / Pulse Width / AND / OR		
	觸發通道	32 CH	64CH	32CH	16CH
	觸發延遲	✓	✓		
	脈波寬度觸發	隨機附贈外接模組搭配使用	✓		
	觸發階層	1 階	16階		
每通道波形資料壓縮		最大 2 Mbits x 256	最大 2 Mbits x 4G	N/A	N/A
匯流排封包觸發		串列、並列	串列、並列		
電 源		USB供電 (DC 5V, 500mA)	AC 110/220 V		
最大輸入電壓		±DC 30V			
輸入阻抗		500KΩ/10pF			
安規認證		FCC / CE / WEEE / RoHS / SVHC	FCC / CE		
產品體積		125 mm * 92 mm * 25 mm	250mm * 170mm * 47mm		
標準配備		測試線: 16 pin * 1 / 8 pin * 2 / 2 pin * 1 / 1 pin * 1 測試鉤: 36 pcs USB線, 安裝光碟, 快速安裝手冊, 攜帶包	測試線: (8 Pins * 2 + 2 Pins * 1 + 1 Pin * 1) * 4 測試鉤: 36 pcs * 2 USB線, BNC線, 電源線, 安裝光碟, 快速安裝手冊, 攜帶包		

*LAP-B(702000X) 取樣頻率>250MHz時，壓縮及濾波將無法使用。



孕龍科技
ZEROPLUS TECHNOLOGY CO.,LTD.

新北市中和區建八路123號2樓
 新竹市舊社里9鄰滄雅街242之1號2樓
www.zeroplus.com.tw

電話:02-6620-2225 #200 傳真:02-2223-4362
 電話:03-542-6637 #87 傳真:03-542-4917